



SEDUTA DI LAUREA 30 LUGLIO 2015

NOMINA CONTRORELATORI - AREA INFORMAZIONE

Relatore	Autore e titolo della tesi	Corso di Laurea	Controrelatore
Scordamaglia Valerio	Gioffrè Maria Concetta – <i>Hybrid Command Governor con retroazione di uscita per sistemi soggetti a guasti sui sensori</i>	Magistrale in Ingegneria Elettronica	Della Corte Francesco G.
Scordamaglia Valerio	Tirotta Alan – <i>Sviluppo ed implementazione di una tecnica di controllo robusto di tipo MPC con retroazione di uscita per sistemi con incertezza Norm-Bounded</i>	Magistrale in Ingegneria Elettronica	Ursino Domenico
Ursino Domenico	Gerocarni Domenico – <i>Progettazione e implementazione di un Cruscotto Direzionale per la gestione delle risorse umane di un'azienda leader nel settore energetico</i>	Magistrale in Ingegneria Informatica e dei Sistemi per le TLC	Pezzimenti Fortunato
Ursino Domenico	Nicolaci Francesco – <i>Estrazione di conoscenza mediante QlikView dagli open data di EXPO 2015</i>	Magistrale in Ingegneria Informatica e dei Sistemi per le TLC	Scordamaglia Valerio