



SEDUTA DI LAUREA 9 e 10 MARZO 2016

NOMINA CONTRORELATORI - AREA INFORMAZIONE

Relatore	Autore e titolo della tesi	Corso di Laurea	Controrelatore
Della Corte Francesco G.	Scicchitano Antonio - <i>Progettazione e realizzazione di un dispositivo indossabile per la ricognizione gestuale e l'acquisizione di parametri fisiologici</i>	Magistrale in Ingegneria Elettronica	La Foresta Fabio
Della Corte Francesco G.	Cristofaro Francesco – <i>Progettazione della macchina a stati e dell'interfaccia RF di un TAG RFID basato su piattaforma FPGA XILINX VIRTEX-6</i>	Magistrale in Ingegneria Elettronica	Rosaci Domenico
Messina Giacomo	Pugliese Gaetano - <i>Caratterizzazione elettrica di Transistors ad effetto di campo in Grafene</i>	Magistrale in Ingegneria Elettronica	Morabito Andrea Francesco
Messina Giacomo	Calarco Vittorio Rocco – <i>Studio di contatti metallici per dispositivi HEMT in Nitruro di Gallio</i>	Magistrale in Ingegneria Elettronica	Della Corte Francesco
Ursino Domenico	Violi Lucia – <i>Progettazione e realizzazione di cruscotti e report relativi alle iscrizioni e ai CFU conseguiti a partire dai dati dell'Osservatorio Studenti Didattica del MIUR</i>	Magistrale in Ingegneria Informatica e dei Sistemi per le TLC	Ruggeri Giuseppe
Ursino Domenico	Gangemi Franco – <i>Progettazione e realizzazione di cruscotti e report relativi ai contributi, alle immatricolazioni e alle lauree a partire dai dati dell'Osservatorio Studenti Didattica del MIUR</i>	Magistrale in Ingegneria Informatica e dei Sistemi per le TLC	Ruggeri Giuseppe